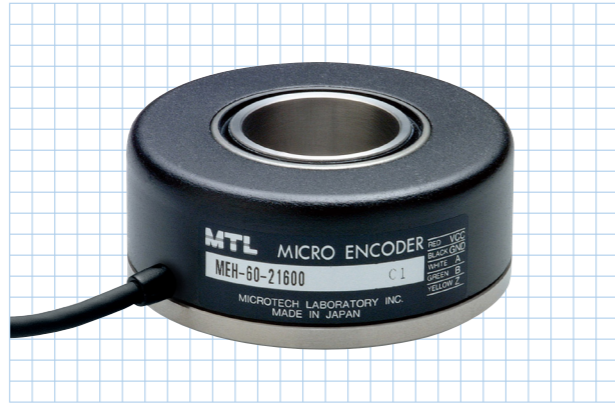


# MEH-60-P series

[矩形波/インクリメンタル]



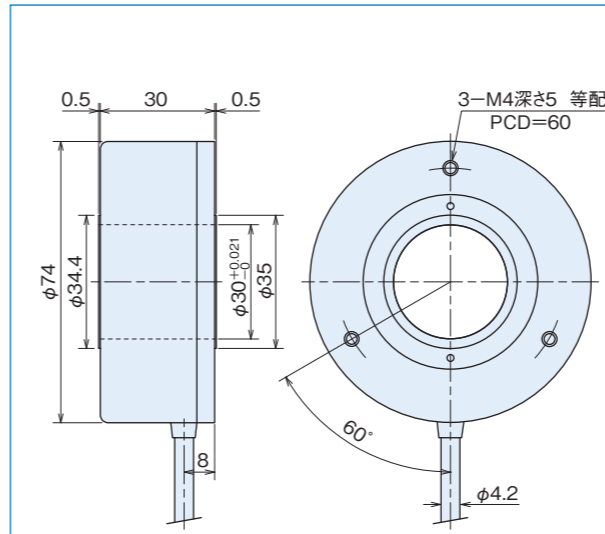
中空軸の推奨取付方法は  
こちらからご覧いただけます。

## 仕様

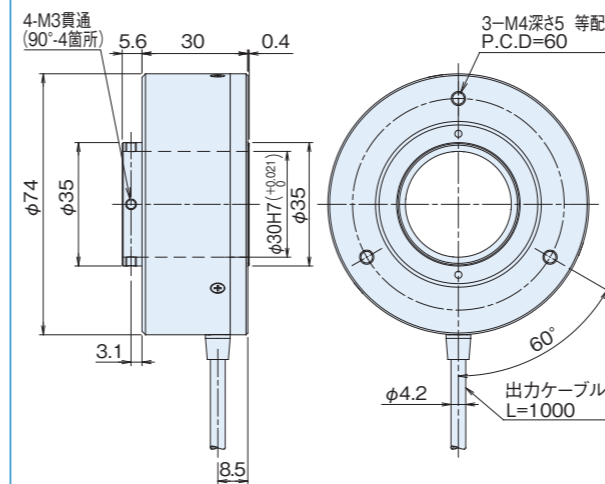
項目	型式名	MEH-60- <input type="checkbox"/> P <input type="checkbox"/>	
		パルス数 出力回路 ●無記入=電圧出力 ●E=ラインドライバ出力 ●C=オープンコレクタ出力 ●ST□(2-4-5-8-10-16-20) ●C4=オープンコレクタ出力DC24V	
		矩形波	通信回路内蔵(×2・×4・×5・×8・×10・×16・×20)
電源電圧		電圧/オープンコレクタ:DC5V-5%~12V+10% オープンコレクタ DC24V:DC24V±10% ラインドライバ:DC5V±5%	電圧:DC5V-5%~12V+10% オープンコレクタ:DC5V-5%~24V+10% ラインドライバ:DC5V±5%
消費電流		60mA以下 ※100mA以下(無負荷時)	100mA以下(無負荷時)
検出方式		インクリメンタル	インクリメンタル
出力パルス数 (標準) [パルス数/回転]		100 600 180 1,000 200 360 400 500	1,024 8,100(※1) 1,800 9,000(※1) 2,000 10,000(※1) 3,600 10,800(※1) 4,000 5,000 5,400(※1)
出力相		A, B, Z相 ラインドライバ:A, /A, B, /B, Z, /Z相	A, B, Z相 ラインドライバ:A, /A, B, /B, Z, /Z相
出力形態		矩形波	矩形波
出力容量		電圧出力 シンク電流:20mA以下 残留電圧:0.5V以下(ケーブル1m, シンク電流10mA時) オープンコレクタ出力 シンク電流:20mA以下 負荷電圧:30V以下 残留電圧:0.5V以下(ケーブル1m, シンク電流10mA時) ラインドライバ出力 VOH=2.5V以上, VOL=0.5V以下, I <sub>o</sub> =±20mA	電圧出力 シンク電流:20mA以下 残留電圧:0.5V以下(ケーブル1m, シンク電流10mA時) オープンコレクタ出力 シンク電流:20mA以下 負荷電圧:30V以下 残留電圧:0.5V以下(ケーブル1m, シンク電流10mA時) ラインドライバ出力 VOH=2.5V以上, VOL=0.5V以下, I <sub>o</sub> =±20mA
最高応答周波数 (応答パルス数)		100kHz	ラインドライバ出力:50kHz×(通信倍率) オープンコレクタ出力:100kHz
出力位相差		A, B位相差90°±45°(T/4±T/8) Z相T±T/2(出力波形図参照)	右図参照
波形立上り立下り時間		電圧・オープンコレクタ:2μs以下(ケーブル1m以下) ラインドライバ:0.5μs以下(ケーブル1m以下)	電圧・オープンコレクタ:2μs以下(ケーブル1m以下) ラインドライバ:0.5μs以下(ケーブル1m以下)
軸許容荷重 (電氣的)	ラジアル	19.6N(2kgf)	9.8N(1kgf)
	スラスト	9.8N(1kgf)	4.9N(0.5kgf)
許容最高回転数(機械的)		1,000r/min	1,000r/min
使用周囲温度/湿度		0°C~60°C RH35%~90% 結露しないこと	0°C~60°C RH35%~90% 結露しないこと
保存周囲温度		-20°C~80°C	-20°C~80°C
耐振動		耐久55Hz 複振幅1.5mm X, Y, Z方向各2時間	耐久55Hz 複振幅1.5mm X, Y, Z方向各2時間
耐衝撃		耐久500m/s <sup>2</sup> (約50G) X, Y, Z方向各3回	耐久500m/s <sup>2</sup> (約50G) X, Y, Z方向各3回
ケーブル		仕様:外径φ4.2ビニール線、絶縁シールドケーブル 線長:1m 芯数:電圧・オープンコレクタ(+24V)出力 5芯 ラインドライバ出力 8芯	仕様:外径φ4.2ビニール線、絶縁シールドケーブル 線長:1m, 3m, 5m 芯数:電圧・オープンコレクタ出力 5芯 ラインドライバ出力 8芯
質量		320g	430g

※1: 通信回路内蔵対応可能

## 外形寸法図

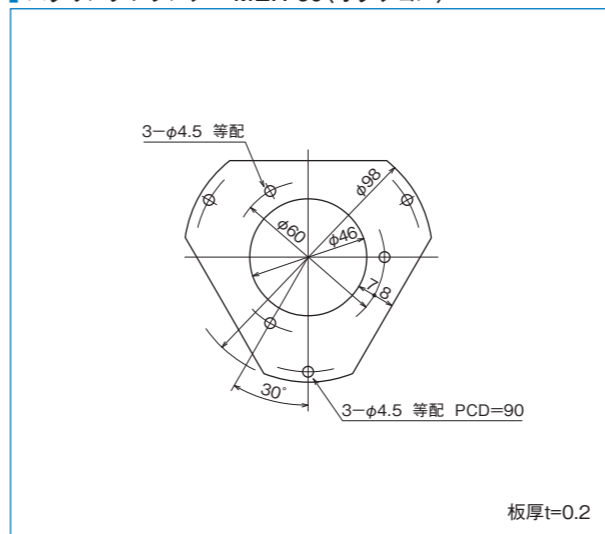


## フォロージャフトタイプ

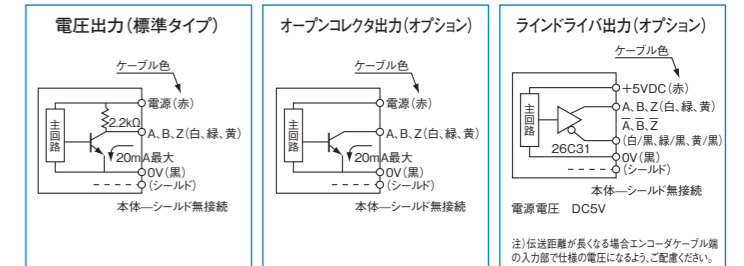


※フォロージャフトタイプの中空軸内径はφ30mmの他にφ21mmもご用意しております。

## スプリングフランジ MEH-60(オプション)

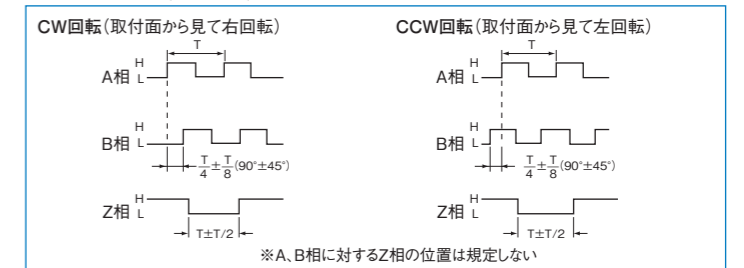


## 出力回路図



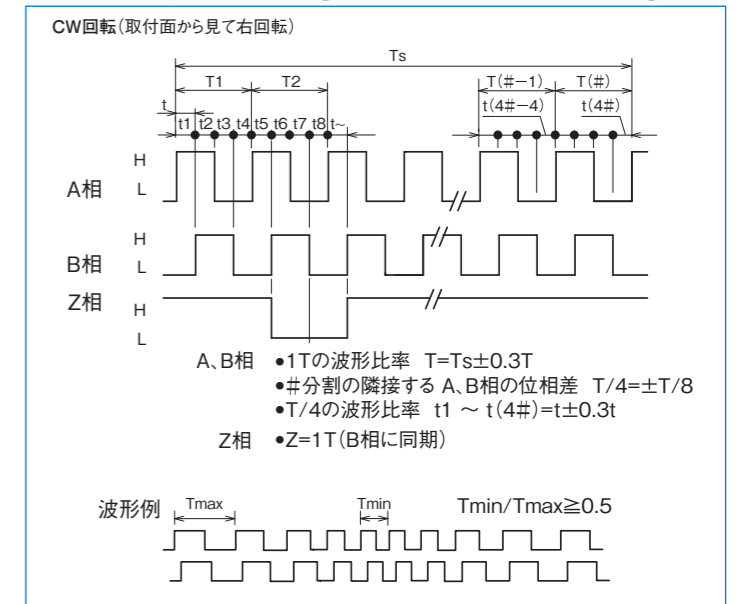
0VとFG(フレームグランド)の間にコンデンサ(0.1μF)が接続されております。

## 出力波形図(矩形波)



※A, B相に対するZ相の位置は規定しない

## 出力波形図(通信回路内蔵[×2・×4・×5・×8・×10・×16・×20])



A, B相 ●1Tの波形比率 T=Ts±0.3T  
●#分割の隣接する A, B相の位相差 T/4=±T/8  
●T/4の波形比率 t1 ~ t(4#)=t±0.3t  
Z相 ●Z=1T(B相に同期)

波形例 Tmax Tmin Tmin/Tmax ≥ 0.5